EMC DESIGN & testing engineer

SECO S.p.A., azienda di riferimento nel settore dell’elettronica integrata, sta cercando un EMC Design and Testing Engineer da assumere per la sua sede di Arezzo.   
  
L’EMC Design and Testing Engineer, inserito all’interno di un team, effettua analisi e test di compatibilità elettromagnetica (EMC), preventivi, conformità, interfacciandosi con il cliente.

Principali attività:

* elaborazione di soluzioni finalizzate all’innovazione di prodotti e processi esistenti
* creazione, approvazione e implementazione di specifiche tecniche e servizi
* supporto e formazione nei team di progetto
* sviluppo di soluzioni innovative tramite expertise di EMC Design finalizzate alla customizzazione degli standard
* sviluppo di soluzioni di progettazione e controllo dell'implementazione per garantirne efficienza ed efficacia
* supporto al team nella risk analysis relativa all’implementazione di soluzioni avanzate

Requisiti:

* laurea in ingegneria elettronica, delle telecomunicazioni, dell’automazione
* conoscenze specifiche sul processo di costruzione di una scheda elettronica
* conoscenza di Linux e C++ oltre che dei vari e più comuni sistemi operativi
* conoscenza approfondita della conformità EMC tra più progetti
* conoscenze in ambito fisico e di elettronica di sistema
* competenze elettroniche, firmware e software
* esperienza con analizzatore di portata e di segnale

Verrà considerata positivamente eventuale esperienza nell’analisi di reti vettoriali.

Per candidarsi alla posizione:   
Inviare CV tramite form su: <https://www.seco.com/it/job-opportunities/> entro il 30 settembre 2020  
Selezionare Area di Interesse: TESTING